

## MULTICOLOR DEVELOPING METHOD

Patent Number: JP8334951

Publication  
date: 1996-12-17

Inventor(s): TESHIGAHARA TORU; KUBO TSUTOMU; TERAOKA KAZUO;  
MOMOTAKE NOBUO; TACHIBANA HIDEKIYO; HAMA JUNICHI;  
KAJIMOTO MASATSUGU

Applicant(s): FUJI XEROX CO LTD

Requested  
Patent: ☐ JP8334951

Application  
Number: JP19950281152 19951030

Priority Number  
(s):

IPC  
Classification: G03G15/01; G03G15/06; G03G15/08

EC  
Classification:

Equivalents:

### Abstract

**PURPOSE:** To provide a multicolor developing method capable of obtaining a flat monochromatic image without color mixture.

**CONSTITUTION:** In the multicolor developing method which has plural developing units arranged to be adjacent to a photoreceptor 1, in which the toner layer of each developing unit is provided not being in contact with the photoreceptor 1, and which is capable of executing a developing process for developing an electrostatic latent image on the photoreceptor 1 in such a manner that a bias voltage obtained by superimposing an alternating current on a direct current is applied to the developing roller of one developing unit used for developing, out of the plural developing units, in each of them, the bias voltage of each developing unit is selectively switched to apply a DC bias voltage having the same polarity as that of the electrostatic latent image on the photoreceptor 1, to the developing rollers of the developing units not used for developing, at the same time when the bias voltage obtained by superimposing the alternating current on the direct current is applied to the developing roller of one developing unit used for developing.

Data supplied from the esp@cenet database - 12

(10) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平8-334951

(43) 公開日 平成8年(1996)12月17日

(51) Int.Cl. <sup>8</sup>	機別記号	庁内整理番号	F I	技術表示箇所
G 0 3 G 15/01	1 1 3		G 0 3 G 15/01	1 1 3 A
15/08	1 0 1		15/08	1 0 1
15/08	5 0 2		15/08	5 0 2 A

審査請求 有 発明の数 1 O L (全 4 頁)

(31) 出願番号 特願平7-281162  
 (62) 分割の表示 特願昭59-155920の分割  
 (22) 出願日 昭和59年(1984)7月26日

(71) 出願人 000005496  
 富士ゼロックス株式会社  
 東京都港区赤坂二丁目17番22号  
 (12) 発明者 柳使川 原 亨  
 神奈川県海老名市本郷2274番地 富士ゼロ  
 ックス株式会社海老名事業所内  
 (72) 発明者 久保 勉  
 神奈川県海老名市本郷2274番地 富士ゼロ  
 ックス株式会社海老名事業所内  
 (72) 発明者 守尾 和男  
 神奈川県海老名市本郷2274番地 富士ゼロ  
 ックス株式会社海老名事業所内  
 (74) 代理人 弁理士 中村 稔 (外 6 名)

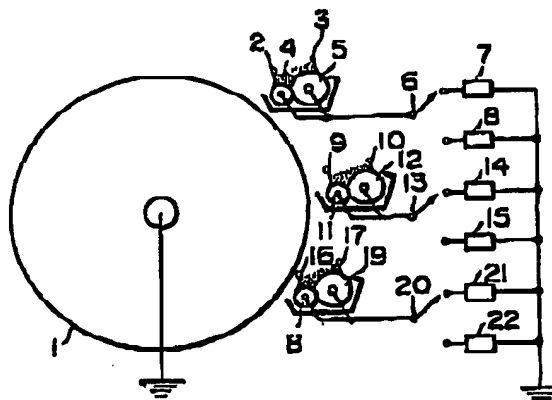
最終頁に続く

(54) 【発明の名称】 多色現像方法

(57) 【要約】

【課題】 退色のないフラットな単色画像を得ることが  
 できる多色現像方法を提供する。

【解決手段】 感光体に隣接して配設された複数個の現  
 像器を有し各現像器のトナー層が前記感光体と非接触に  
 設けられ、前記複数の現像器のうち現像を行う一つの現  
 像器の現像ローラに直流に交流を重ねたバイアス電圧  
 を印加して前記感光体上の静電潜像を現像する現像工程  
 を前記各現像器について行う多色現像方法において、前  
 記現像を行なう一つの現像器の現像ローラに直流に交流  
 を重ねたバイアス電圧を印加すると同時に現像を行っ  
 ていない現像器の現像ローラに前記感光体上の静電潜像  
 と同極性の直流バイアス電圧を印加するように、各現像  
 器 バイアス電圧を選択的に切り換えることを特徴とす  
 る多色現像方法。



(2)

特開平8-334951

1

## 【特許請求の範囲】

【請求項1】 感光体に隣接して配置された複数個の現像器を有し各現像器のトナー層が前記感光体と非接触に設けられ、前記複数個の現像器のうち現像を行う一つの現像器の現像ローラに直流に交流を重ねたバイアス電圧を印加して前記感光体上の静電潜像を現像する現像工程を前記各現像器について行う多色現像方法において、前記現像を行なう一つの現像器の現像ローラに直流に交流を重ねたバイアス電圧を印加すると同時に現像を行っていない現像器の現像ローラに前記感光体上の静電潜像と同極性の直流バイアス電圧を印加するように、各現像器のバイアス電圧を選択的に切り換えることを特徴とする多色現像方法。

## 【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、感光体に隣接して配置された複数個の現像器を有する非接触現像方式の多色現像方法に関する。

【0002】

【従来の技術】 特開昭47-13086号公報には多色現像法についての技術が開示されており、これについて説明すると、識別できる色情報を含む原稿で反射された光によって感光体の一帯帯電表面が露光され、その結果現像されるべき原稿の各色成分が感光体表面に別個の帯電電位で記録される。次に、感光体は、原稿の識別しうる色の数に等しい数の複数の現像器を含む現像ステーションへ送られる。各現像器には電圧制御手段によってバイアス電圧が印加され、所定の電位又はそれ以上で記録された色成分のみがその現像器内で現像される。現像は、最も高い像電位で記録された色成分から順次行なわれるように、各現像器に対するバイアス電圧が設定されている。たとえば、第1現像器と第2現像器とからなる多色現像装置では、図2に示すように、感光体1の高い像電位 $V_1$ に記録された像が、まず第1現像器において第1の色剤を含むトナーで現像される。この場合、第1現像器におけるバイアス電圧 $V_{11}$ は高い像電位 $V_1$ と低い像電位 $V_2$ との間に設定される。次に低い像電位 $V_2$ に記録された像が第2の色剤を含むトナーを使って現像される。この場合、第2現像器におけるバイアス電圧 $V_{21}$ は低い像電位 $V_2$ よりも低く設定される。

【0003】

【発明が解決しようとする課題】 従来技術によれば、上述のようにトナー粒子は同極の異なる電位 $V_1$ 、 $V_2$ に付着するようになっている。そのため図3に示すようにバイアス電圧 $V_{11}$ を低い像電位 $V_2$ よりも低く設定した場合には、第2の色剤を含むトナーは低い像電位 $V_2$ の部分のみならず高い像電位 $V_1$ の部分にも付着する。そのため高い像電位 $V_1$ の部分では既に現像された第1色剤を含むトナーとの間で混色を生ずる。また上述した従来の例では、二色だけでなく三色以上で現像することも可

2

能であるが、画像濃度を十分に得られないという問題がある。

【0004】

【課題を解決するための手段】 本発明は、感光体に隣接して配置された複数個の現像器を有し各現像器のトナー層が前記感光体と非接触に設けられ、前記複数個の現像器のうち現像を行う一つの現像器の現像ローラに直流に交流を重ねたバイアス電圧を印加して前記感光体上の静電潜像を現像する現像工程を前記各現像器について行う多色現像方法において、前記現像を行なう一つの現像器の現像ローラに直流に交流を重ねたバイアス電圧を印加すると同時に現像を行っていない現像器の現像ローラに前記感光体上の静電潜像と同極性の直流バイアス電圧を印加するように、各現像器のバイアス電圧を選択的に切り換えることを特徴とする。複数の現像器のうち現像に寄与する現像器を順次選択し、該現像器に付属するバイアス電圧切換手段は、第1バイアス電圧と現像ローラとを接続するように切換えられ、他の現像器に付属するバイアス電圧切換手段は、第2バイアス電圧と現像ローラとを接続するよう切換えられる。このように各バイアス電圧切換手段を第1バイアス電圧と第2バイアス電圧との間で順次切換えることにより多色現像が行なわれる。同時に選択すべき現像に寄与する現像器は一つあるいは複数個でもよい。また第2バイアス電圧が発生するバイアス電圧は感光体の電位の0.2～1.5倍が好ましい。

【0005】

【発明の実施の形態】 図1は本発明の多色現像方法を実施する現像装置を示したもので、感光体1に隣接して8個の非接触型現像器が設けられている。各現像器は、同様の構成を有し、それぞれ現像ローラ4、11、18と、現像ローラと相互に接触し現像ローラとの摩擦抵抗により回転する均一化ローラ6、12、19、現像ローラ上のトナーを規制するトナー規制部材2、9、16及び均一化部材上のトナー保持部材3、10、17とから成る。また各現像器には、異なる色剤を含むトナーが配されており、現像ローラ及び均一化ローラの芯金属電極にはバイアス電圧が印加されている。7、14、31は第1現像バイアス電圧源であり、8、15、22は第2現像バイアス電圧源である。第1現像バイアス電圧源は直流に交流を重ねた電圧を発生するもので、この現像バイアス電圧により現像ローラに付着したトナーが感光体に引き付けられて現像が行なわれる。一方、第2現像バイアス電圧源は感光体の表面電位と同極性の直流電位を発生するもので、これにより現像ローラと感光体表面との間にはトナーを感光体に引き付けることができる電界が発生されないで、現像は行なわれず、いわゆる現像を阻止するためのバイアス電圧として作用する。

【0006】 前記第1及び第2のバイアス電圧源と現像ローラとの間にはスイッチ6、13、20が設けられてお

(3)

特開平8-334061

3  
り、これらスイッチ6、13、20によって第1バイアス電圧及び第2バイアス電圧のいずれかのバイアス電圧が選択される。ここで第1バイアス電圧は、正帯電トナーを用いた場合、直流電圧200～500Vと150～1000Vの交流電圧500～1200Vとを並置させたものであり、第2バイアス電圧は600～900Vの直流電圧である。次にシアン、マゼンタ、イエローの三色のトナーを用いる多色現像装置に本発明を適用した例について説明する。まずシアンの画像を得る場合にはシアントナーを有する現像器に付属するスイッチを第1バイアスの電圧側に切り換える。このとき、他のマゼンタトナー、イエロートナーを有する現像器に付属するスイッチを第2バイアス電圧側に切り換える。これにより、感光体の静電潜像はシアンのトナーのみで現像され、他の二色のトナーでは現像されない。このため、混色のない画像が得られる。その後、このような単色現像を、マゼンタトナー、イエロートナーを有する現像器においてもそれぞれ順次に行なうことにより、三色のトナーによるフラットな多色画像が得られる。

【0007】またシアントナー、マゼンタトナーを有する現像器のスイッチを第1現像バイアス電圧側にし、イエロートナーを有する現像器のスイッチを第2現像バイアス電圧側にすると、静電潜像はシアントナー、マゼンタトナーにより現像され、イエロートナーでは現像されない。この場合、トナー層と感光体とは非接触であるから感光体に先に付着した第1色目のトナー像（シアントナー像）を乱すことなく、第2色目のトナー像（マゼンタトナー像）は、残った現像電界により現像される。この結果、十分な濃度を有しかつ均一なブルーの画像が得られる。前述した例では、トナーの色としてシアン、マゼンタ、イエローを用いたが、これらは別の色たとえば黒のトナーを用いてもよいし、現像器を1つ増やして、シアン、マゼンタ、イエロー、黒の4色の現像システムないしはそれ以上の多色現像システムとしてもよい。本実施例によれば、複数の現像器を使用して多色の現像を行うにあたり、現像器単体で防ぐことのできない感光体上の多色像の混色を防ぐことができる。すなわち、複数の現像器のうち、現像に寄与しているものの現像器からトナーが飛散することは避けられず、複数の現像器のうち、現像に寄与していないものの現像器からトナーが飛散することも避けられないのが現状である。

【0008】本実施例は、現像に寄与していない現像器

4  
がこれら飛散トナーのもたらす問題をいかに解決するかを教示するものであり、自らの現像器に入ろうとするトナーについては、たとえばそのトナーと同極性の直流バイアスで入らないようにすることはできるが、自らの現像器から出るトナーについては、完全に防止することはできない状況において、本実施例によれば、感光体上の多色像に混色をすることを完全に防止することができる。

【0009】

20  
【発明の効果】本発明によれば、現像を行う一つの現像器の現像ローラに直交に交流を重畳したバイアス電圧を印加すると同時に、現像を行っていない現像器の現像ローラに感光体上の静電潜像と同極性の直流バイアス電圧を印加して、複数の現像器の各々において現像に寄与するバイアスと現像を阻止するバイアスとをそれぞれ選択的に切換えることにより、複数の多色現像を順次行なっているので、混色のないフラットな単色画像を得ることができる。特に、現像を行っていない現像器の現像ローラに感光体上の静電潜像と同極性の直流バイアス電圧を印加しているため、その現像器内のトナーだけでなく現像領域付近の飛散トナーの静電潜像への付着を確実に防止することができる。すなわち、本発明によれば、感光体の静電潜像と同極性の直流バイアス電圧の印加によって、感光体上の多色像にできる混色の量を単に少なくするというものではなく、感光体上の多色像に全く混色を作らないようにするという効果がある。

【図面の簡単な説明】

【図1】本発明の多色現像方法を実施する多色現像装置を示す概略図である。

30  
【図2】従来技術における多色現像装置の基本原則を示すグラフである。

【図3】従来技術における多色現像装置の基本原則を示すグラフである。

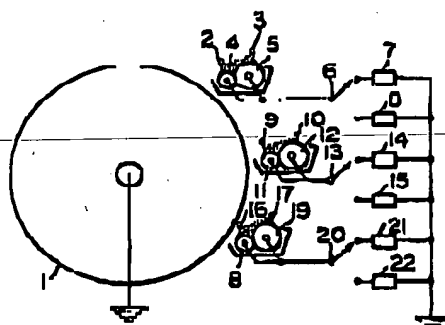
【符号の説明】

- 1 感光体  
2、8、16 トナー規制部材  
3、10、17 トナー保持部材  
4、11、18 現像ローラ  
5、12、19 均一化ローラ  
6、13、20 切換スイッチ  
7、14、21 第1現像バイアス電圧  
8、15、22 第2現像バイアス電圧

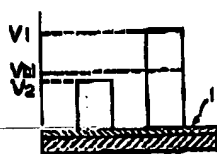
(4)

特開平8-334951

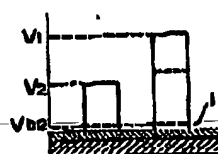
【図1】



【図2】



【図3】



フロントページの続き

(72)発明者 百武 信男

神奈川県海老名市本郷2274番地 富士ゼロ  
ックス株式会社海老名事業所内

(72)発明者 立花 英清

神奈川県海老名市本郷2274番地 富士ゼロ  
ックス株式会社海老名事業所内

(72)発明者 坂 順一

神奈川県海老名市本郷2274番地 富士ゼロ  
ックス株式会社海老名事業所内

(72)発明者 堀本 昌嗣

神奈川県海老名市本郷2274番地 富士ゼロ  
ックス株式会社海老名事業所内